

		MasterOutput	MasterInput	SerialperipheralOk SlaveSlect		
マイコンSPI ピン	側	MASTER	MOSI	MISO	SCLOCK	SS
			マスターから Slaveへ書込	マスターから Slave読み込		
AD7794側	SLAVE	DIN	DOUT/RDY			
			Slave 入力	Slave 出力		

	0x80	0x40	0x20	0x10	0x08	0x04	0x02	0x01
<b>コミュニケーションレジスタ</b> Communication Register	CR7 WEN(0)	CR6 R/W(0)	CR5 RS2(0)	CR4 RS1(0)	CR3 RS0(0)	CR2 CREAD(0)	CR1 O(0)	CR0 O(0)
書き込みイネーブル 0=enable	0-次の動作が書き込み 1=次の動作が読み込み	選択するレジスタアドレス 000=書き込み動作時のコミュニケーションレジスタ 000=読み出し動作時のステータスレジスタ 001=モードレジスタ 010=設定レジスタ 011=データレジスタ 100=IDレジスタ 101=IOレジスタ 110=コラムレジスタ 111=フルスケールレジスタ	i-データレジスタの連続読み出しだけ					
設定レジスタ書き込み指定0x10	0	0	0	1	0	0	0	0
設定レジスタ読み込み指定0x50	0	1	0	1	0	0	0	0
モードレジスタ読み込み指定0x48	0	1	0	0	1	0	0	0
連続読み込み0x58	0	1	0	1	1	0	0	0
自動読み込み0x5C	0	1	0	1	1	1	0	0
ステータス読み込み0x40	0	1	0	0	0	0	0	0
1ch自動連続読み込み	0	1	0	1	1	1	0	0
モードレジスタ書き込み指定0x01	0	0	0	0	1	0	0	0

設定レジスタ16bit	0x80	0x40	0x20	0x10	0x08	0x04	0x02	0x01
ConfigurationRegister	CON15	CON14	CON13	CON12	CON11	CON10	CON9	CON8
	VBIAS1(0)	VBIAS0(0)	BO(0)	U/B(0)	BOOST(0)	G2(1)	G1(1)	G0(1)
Default 0x710	0	0	0	0	0	1	1	1
ADCのユニポーラ-/バイポーラ-モード設定、バッファのイーブル-/ディスエーブル、バーンアット電源のイーブル-/ディスエーブル、ゲインの選択、アナログ入力チャンネルの選択を行います。	バイアス電圧発生器イネーブル-ビット、アナログ入力の負端子をAVDD/2までバイアスできます。これらのビットは、フースト-ビットと併せて使用します。	バーンアット電流イネーブル-ビット、正常動作させるため、このビットをジッピングに設定してください	ユニポーラ-/バイポーラ選択ビット。このビットをセッティングすると、ユニポーラ-コーディングがイーブルになります	ゲイン選択ビット。				
設定レジスタ書き込み0x690(gain64)	0	0	0	0	0	1	1	0
設定レジスタ値 0x0710	0	0	0	0	0	1	1	1
	0x80	0x40	0x20	0x10	0x08	0x04	0x02	0x01
	CON7	CON6	CON5	CON4	CON3	CON2	CON1	CON0
	REFSEL1(0)	REFSEL0(0)	REF DET(0)	BUF(0)	CH3(0)	CH2(0)	CH1(0)	CH0(0)
Default 0x710	0	0	1	0	0	0	0	0
リファレンス選択ビット REFSEL1/REFSEL0	0	0	外部リファレンスをREFIN1(+ビン)とREFIN1(-ビン)の間に印加します	リファレンス検出機能をイネーブルにします。	ADCをバッファ/非バッファの動作モードに設定します	チャンネル選択ビット。	CON0 これらのビットに書込みを行い、ADCのアクティブなアナログ入力チャ	
リファレンス サインス	0	1	外部リファレンスをREFIN2(+ビン)とREFIN2(-ビン)の間に印加します		CON3 CON2 CON1 CON0	CON0 0 0 0 0 AIN1(+) - AIN1(-)	CON1 0 0 0 1 AIN2(+) - AIN2(-)	
	0	1.17Vの内部リファレ			CON2 0 0 1 0 AIN3(+) - AIN3(-)	CON3 0 1 1 0 AIN4(+) - AIN4(-)		
	1	1	予備		CON1 0 1 0 0 AIN5(+) - AIN5(-)	CON0 0 1 0 1 AIN6(+) - AIN6(-)		
設定レジスタ書き込み0x690(ref 1ch)	1	0	0	0	1	0	0	0
設定レジスタ値 0x0710(外部ref Buf	0	0	0	1	0	0	0	0